

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 11164489 A

(43) Date of publication of application: 18.06.99

(51) Int. CI

H02J 7/10 H01M 10/44 H01M 10/48

(21) Application number: 09325732

(22) Date of filing: 27.11.97

(71) Applicant:

MATSUSHITA ELECTRIC IND CO

LTD

(72) Inventor:

COPYRIGHT: (C)1999,JPO

KONNO TETSUYOSHI HASEGAWA HIROKAZU

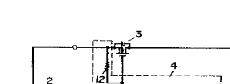
IWAO YASUTAKA

(54) CHARGING CONTROLLER BUILT IN SECONDARY BATTERY PACK

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a charging controller of small type which is able to conduct trickle current charging control at low cost, as a charging controller built in a secondary battery pack.

SOLUTION: This charging controller is provided with a secondary battery 1, a charge power source 2 for charging the secondary battery 1, a charge switching FET 3 formed at a charging passage for charging the secondary battery 1 from the charge power source 2, and a charging control means 4 for controlling the charging switching FET 3. By controlling the voltage between the gate and source of the charging switching FET 3 through a charge control means 4 so that a charging current value becomes a prescribed value, quick charging and trickle current charging for the secondary battery 1 can be conducted with a single charging switching FET 3, and current control limiting resistance can be eliminated. Thus a charging controller built in secondary battery pack can be provided which is able to attain size reduction and trickle current charging at a low cost.



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平11-164489

(43)公開日 平成11年(1999)6月18日

(51) Int.Cl. ⁸		識別記号	FΙ		
H 0 2 J	7/10		H02J	7/10	A
H 0 1 M	10/44		H 0 1 M	10/44	Q
	10/48			10/48	P

審査請求 未請求 請求項の数6 OL (全 5 頁)

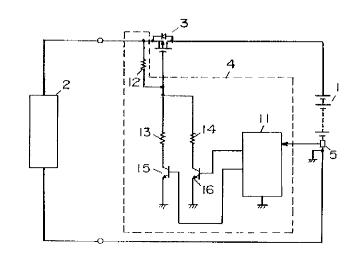
(21)出願番号	特願平9-325732	(71) 出額人 000005821
		松下電器産業株式会社
(22)出願日	平成9年(1997)11月27日	大阪府門真市大字門真1006番地
		(72)発明者 紺野 哲秀
		大阪府門真市大字門真1006番地 松下電器
	r r	産業株式会社内
		(72)発明者 長谷川 広和
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(72) 発明者 岩尾 保孝
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(74)代理人 弁理士 淹本 智之 (外1名)
		<u>)</u>

(54) 【発明の名称】 二次電池パック内蔵充電制御装置

(57) 【要約】

【課題】 二次電池パック内で過放電電池の立ち上げ為のトリクル電流充電を行うには、急速充電スイッチとは別にトリクル電流充電用にパワー部品であるFETと電流制限抵抗が必要であり、基板の大型化や装置価格の増大を招いていた。

【解決手段】 二次電池1と二次電池1を充電する充電電源2と充電電源2から二次電池1を充電する充電経路に設けられた充電スイッチ用FET3と充電スイッチ用FET3を制御する充電制御手段4とを備えることで、充電電流値が規定値になるよう充電制御手段4で充電スイッチ用FET3のゲート・ソース間電圧を制御することで、単一の充電スイッチ用FET3で二次電池1の急速充電とトリクル電流充電とを行うことができ、また電流制限抵抗もなくすことができる。これにより、小型化を計れ、低価格で、トリクル電流充電ができる二次電池パック内蔵充電制御装置を提供できる。



【特許請求の範囲】

【請求項1】 二次電池と、前記二次電池を充電する充 電電源と、前記充電電源から前記二次電池を充電する充 電経路に設けられた充電スイッチ用FETと、前記充電 スイッチ用FETを制御する充電制御手段とを備え、 前記充電制御手段から前記充電スイッチ用FETのゲー ト・ソース間電圧を制御することで、単一の充電スイッ チ用FETで前記二次電池への急速充電とトリクル電流 充電との切り換えが行えることを特徴とする二次電池パ ック内蔵充電制御装置。

【請求項2】 二次電池の充電状態を検出して、充電制 御手段に情報を出力する電流検出手段を備えたことを特 徴とする請求項1記載の二次電池パック内蔵充電制御装 置。

【請求項3】 充電制御手段は、充電制御を行うマイコ ンと、急速充電の際に用いられる急速充電用抵抗と急速 充電用トランジスタと、トリクル電流充電の際に用いら れるトリクル充電用抵抗とトリクル充電用トランジスタ と、充電スイッチ用FETのゲート・ソース間に接続さ れた抵抗とから構成される請求項1または2いずれかに 20 記載の二次電池パック内蔵充電制御装置。

【請求項4】 充電制御手段は、充電制御を行うマイコ ンと、急速充電の際に用いられる急速充電用抵抗と急速 充電用トランジスタと、トリクル電流充電の際に用いら れ前記マイコンから出力されたデジタル値をアナログ値 に変換するD/A変換手段と、充電スイッチ用FETの ゲート・ソース間に接続された抵抗とを備え、

トリクル電流充電時においては、前記D/A変換手段か ら出力された出力電圧により充電スイッチ用FETのゲ ート・ソース間電圧を制御することを特徴とする請求項 30 1または2いずれかに記載の二次電池パック内蔵充電制 御装置。

【請求項5】 充電制御手段は、充電制御を行うマイコ ンと、急速充電の際に用いられる急速充電用抵抗と急速 充電用トランジスタと、トリクル電流充電の際に用いら れマイコンからの出力を受け所定のパルスを出力するパ ルス発生器と、前記パルス発生器からの出力パルスを積 分する積分手段とを備え、

トリクル電流充電時においては、前記積分手段からの出 力により充電スイッチ用FETのゲート・ソース間電圧 40 を制御することを特徴とする請求項1乃至3いずれかに 記載の二次電池パック内蔵充電制御装置。

【請求項6】 電流検出手段は、所定の微少電流充電を 維持するための情報を充電制御手段に出力することを特 徴とする請求項1乃至5いずれかに記載の二次電池パッ ク内蔵充電制御装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明はリチウムイオン二次 電池やニッケル水素蓄電池等の二次電池パックに内蔵さ 50 れている充電制御装置に関するものである。

[0002]

【従来の技術】近年、ノートパソコン等ポータブル機器 の電源としてリチウムイオン二次電池やニッケル水素蓄 電池等の二次電池パックが使用されており、二次電池パ ック内に充電制御機能や電池容量監視機能等の電子回路 が内蔵されているものが用いられている。

【0003】例えば充電制御に関する機能としては、過 充電防止や満充電時における充電停止用のスイッチング 10 素子や過放電電池の立ち上げ時の微少電流充電(以下、 トリクル電流充電とする) 制御手段等が一般的に備えら れている。

【0004】従来、過放電電池等の立ち上げ時のトリク ル電流充電制御手段としては、過充電防止や満充電時充 電停止用のスイッチング素子とは別経路に回路が設けら れている構成となっている。

【0005】以下に従来のトリクル電流充電回路を含む 充電制御装置について図面を用いて説明する。図4は従 来の二次電池パック内に内蔵された充電制御装置の構成 図である。同図において、41は二次電池、42は定電 圧・定電流を出力する充電電源である。43はFETで 構成された急速充電スイッチ用FETで、二次電池41 を充電電源42の定電流値で急速に充電する際にONさ せる。また二次電池41が過充電になったときや満充電 時には急速充電スイッチ用FET43をOFFして二次 電池41の安全を確保する。44はトリクル電流充電回 路でトリクル電流充電スイッチ用FET46と電流制限 抵抗47とからなる。45はマイコンで、二次電池41 の状態、例えば電池電圧や電池温度を監視して、急速充 電スイッチ用FET43とトリクル電流充電スイッチ用 FET46との制御を行う。

【0006】以上のように構成された充電制御装置につ いて、以下その動作を説明する。まず通常の急速充電時 には急速充電スイッチ用FET43をON、トリクル電 流充電スイッチ用FET46をOFFして、充電電源4 2の定電流値で急速充電を行う。満充電時、あるいは電 池電圧異常や電池温度異常状態では急速充電スイッチ用 FET43をOFF、トリクル電流充電スイッチ用FE T46もOFFして、充電を停止する。

【0007】次に過放電により電圧が低下している電池 の立ち上げ時には、急速充電スイッチ用FET43をO FF、トリクル電流充電スイッチ用FET46をONし て、充電電源42の定電圧値と二次電池41の電圧との 差電圧を電流制限抵抗47の抵抗値で除した値のトリク ル電流値で二次電池41への充電が行われる。そして、 電池電圧が規定値以上に達すると急速充電スイッチ用F ET43をON、トリクル電流充電スイッチ用FET4 6をOFFして急速充電へ移行する。

[0008]

【発明が解決しようとする課題】しかしながら上記従来

10

3

の構成では、急速充電スイッチ用FETとは別にトリクル電流充電用にパワー部品であるトリクル電流充電スイッチ用FETと電流制限抵抗とが必要になるため、実装基板の大型化や装置価格が増大するという課題を有していた。

【0009】本発明はこのような従来の課題を解決するものであり、電池パックに内蔵する充電制御装置として小型で低価格のトリクル電流充電制御ができる充電制御装置を提供することを目的とする。

[0010]

【課題を解決するための手段】上記目的を達成するために本発明の二次電池パック内蔵充電制御装置は、二次電池と、前記二次電池を充電する充電電源と、前記充電電源から前記二次電池を充電する充電経路に設けられた充電スイッチ用FETと、前記充電和御手段から前記充電制御手段とを備え、前記充電制御手段から前記充電スイッチ用FETへの出力を制御することで、単一の充電スイッチ用FETで前記二次電池への急速充電とトリクル充電との切換が行える構成としている。これにより、トリクル電流充電時には急速充電時と共用とな20っている充電スイッチ用FETのゲート・ソース間電圧を充電制御手段から出力される充電電流により制御することができ、急速充電用のFETとは別にトリクル電流充電用にFETは必要なく、また電流制限抵抗も必要がないので、装置の小型化や低価格化ができる。

【0011】それに加え、二次電池の充電状態を検出して、充電制御手段に情報を出力する電流検出手段を備えた構成とすると、二次電池の充電状態に合わせて充電方法を確実に切り換えることができる。

【0012】また電流検出手段は、所定のトリクル電流 30 充電を維持するための情報を充電制御手段に出力する構成とすると、充電を行う二次電池の状態に合わせた充電を行うことができる。

[0013]

【発明の実施の形態】以下、本発明の実施の形態について、図面を参照しながら説明する。

【0014】(実施の形態1)図1は本発明の実施の形態1における二次電池パック内蔵充電制御装置の構成図である。同図において、1は二次電池、2は充電電源で定電圧・定電流を出力する電源である。3は充電スイッ 40 チ用FETで、二次電池1を充電電源2の定電流値での急速充電あるいはトリクル電流充電をするときにONさせる。また二次電池1が過充電になったときや満充電時には充電スイッチ用FET3をOFFして二次電池1の安全を確保する。4は充電制御手段で充電を制御するマイコン11、充電スイッチ用FET3のゲート・ソース間に接続された抵抗12、急速充電用抵抗13、トリクル充電用抵抗14、急速充電用トランジスタ15、トリクル充電用抵抗14、急速充電用トランジスタ15、トリクル充電用トランジスタ16とからなる。

【0015】以上のように構成された二次電池パック内 50 電池1に流れる充電電流を検出することで、二次電池1

蔵充電制御装置について、以下その動作を説明する。まず、二次電池1を充電電源2の定電流値で急速充電を行うには、マイコン11の信号より急速充電用トランジスタ15をON、トリクル充電用トランジスタ16をOFFとすることにより、充電スイッチ用FET3がONして充電電源2の定電流値で急速充電を行う。ここで、抵抗12と急速充電用抵抗13は充電電源2の定電圧出力値の分圧による充電スイッチ用FET3のゲート・ソース間電圧が充電スイッチ用FET3の特性で決まるゲート遮断電圧より充分大きな値となるように予め設定しておく。

【0016】次に過放電状態等の二次電池1を微少電流で充電を行うには、マイコン11の信号よりトリクル充電用トランジスタ16をON、急速充電用トランジスタ15をOFFとすることにより、抵抗12とトリクル充電用抵抗14との分圧電圧が充電スイッチ用FET3の特性で決まるゲート・ソース間電圧とドレイン電流との関係により微少電流となる分圧値に予め設定することにより、トリクル電流充電が行える。

【0017】また、5は電流検出手段であり、二次電池 1の充電状態を検出して、充電制御手段4のマイコン1 1に情報を出力しており、この電流検出手段5からマイコン11へ出力された情報を用いて二次電池1を急速充電するべきか、トリクル電流充電するべきかをマイコン11により判断することが望ましい。

【0018】(実施の形態2)以下、本発明の実施の形態2について、図2を参照しながら説明する。同図において、24は充電制御手段で、充電を制御するマイコン11、充電スイッチ用FET3のゲート・ソース間に接続された抵抗12、急速充電用抵抗13、トリクル電流充電を行うためにマイコン11からのデジタル出力をアナログ変換するD/A変換手段17、急速充電用トランジスタ15とからなる。5は二次電池1への充電電流を検出する電流検出手段である。その他の構成は実施の形態1と同等であるので、同一部には同一番号を付与し、その詳細な説明は省略する。

【0019】本実施の形態において、急速充電を行うための構成は実施の形態1に示す構成と同等であり、充電制御も同等のことを行っているので、説明は省略する。二次電池1を微少電流でトリクル電流充電するには、マイコン11の信号より急速充電用トランジスタ15をOFFし、またマイコン11の信号によりD/A変換手段17に微少電流にする情報を表す所定のデジタル値を出力する。このデジタル値はD/A変換手段17によりそれに見合うアナログ値に変換され、充電スイッチ用FET3の特性によるゲート・ソース間電圧とドレイン電流との関係で決まる微少電流値にて充電を行う。

【0020】またここで、電流検出手段5において二次 電池1に流れる充質電流を輸出することで、二次電流1

を充電する微少電流値が常に所定値となるように、電流 検出手段5からマイコン11へその結果を出力し、マイ コン11からD/A変換手段17へのデジタル出力値を 制御することにより、定電流でのトリクル電流充電が可 能となる。

【0021】なお、本実施の形態では、電流検出手段5 で充電電流を検出することで、二次電池1を充電する微 少電流値が常に所定値となるようマイコン11からD/ A変換手段17へのデジタル出力値を制御して、定電流 でのトリクル電流充電を可能としたが、電流検出手段5 10 は急速充電かトリクル電流充電のいずれが必要かだけを 検出して、トリクル電流充電が必要な際にはマイコン1 1からD/A変換手段17へ常に所定のデジタル値を出 力して、充電スイッチ用FET3のゲート・ソース間電 圧を制御するようにしても良いことはいうまでもない。

【0022】(実施の形態3)以下、本発明の実施の形 態3について、図3を参照しながら説明する。同図にお いて、34は充電制御手段で、充電を制御するマイコン 11、充電スイッチ用FET3のゲート・ソース間に接 続された抵抗12、急速充電用抵抗13、トリクル充電 20 用抵抗14、急速充電用トランジスタ15、トリクル充 電用トランジスタ16、積分回路を構成するコンデンサ 18及び抵抗19、マイコンからの信号を受けパルス出 力するパルス発生器20とからなる。その他の構成は図 1と同等であるので、同一部には同一番号を付与し、そ の詳細な説明は省略する。

【0023】本実施の形態において、急速充電を行うた めの構成は実施の形態1に示す構成と同等であり、充電 制御も同等のことを行っているので説明は省略する。二 次電池1を微少電流でトリクル電流充電するには、マイ 30 コン11の信号より急速充電用トランジスタ15をOF Fし、またマイコン11の信号によりパルス発生器20 からトリクル電流充電に見合ったパルスを発生させ、抵 抗19とコンデンサ18とからなる積分回路を通してト リクル充電用トランジスタ16のベースに二次電池1に 必要な充電状態に見合ったアナログ電圧を入力させる。 このアナログ電圧によりトリクル充電用トランジスタ1 6のベースにベース電流が供給され、トリクル充電用ト ランジスタ16のコレクタ電流で決まる電圧が、充電ス イッチ用FET3のゲート・ソース間に加えられ、充電 40 スイッチ用FET3のゲート・ソース間電圧とドレイン 電流との関係で決まる微少電流値にて二次電池1がトリ クル電流充電される。

【0024】またここで、電流検出手段5で二次電池1 の充電電流を常に監視・検出することで、微少電流値が 常に所定値となるようにマイコン11からバルス発生器 20に信号を送り、パルス発生器20からの出力パルス を制御することにより、定電流での二次電池1へのトリ クル電流充電が可能となる。

【0025】なお、本実施の形態では電流検出抵抗5で 充電電流を検出することで、微少電流値を常に所定値と なるようマイコン11を通してパルス発生器20の出力 を制御しているが、単に電流検出抵抗5は急速充電かト リクル電流充電のいずれが必要かだけを検出して、トリ クル電流充電が必要な際にはパルス発生器20からは常 に所定のパルスを出力して充電スイッチ用FET3のゲ ート・ソース間電圧を制御するようにしても良く、また このパルス発生器20の機能はマイコンで代用可能なこ ともいうまでもない。

[0026]

【発明の効果】以上のように本発明では、二次電池と充 電電源との間の充電経路にON/OFF制御可能なスイ ッチング素子であるFETを設けた二次電池パックにお いて、FETのゲート・ソース間電圧とドレイン電流と の特性を利用し、充電電流値が規定値になるようFET のゲート・ソース間電圧を制御する充電制御手段を設け ることにより、急速充電用のFETとは別にトリクル電 流充電用にFETは必要なく、また電流制限抵抗もなく すことができるので、装置の小型化ができ、且つ低価格 化のできるトリクル電流充電が可能な充電制御装置を提 供できるものである。

【図面の簡単な説明】

- 【図1】本発明の実施の形態1の充電制御装置の構成図
- 【図2】本発明の実施の形態2の充電制御装置の構成図
- 【図3】本発明の実施の形態3の充電制御装置の構成図
- 【図4】従来例の充電制御装置の構成図

【符号の説明】

- 1 二次電池
- 2 充電電源
- 3 充電スイッチ用FET
- 4、24、34 充電制御手段
- 5 電流検出手段
- 11 マイコン
- 12、19 抵抗
- 13 急速充電用抵抗
- 14 トリクル充電用抵抗
- 15 急速充電用トランジスタ
- 16 トリクル充電用トランジスタ
- 17 D/A変換手段
- 18 コンデンサ
- 20 パルス発生器

